

(19)



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: **03010217 A**(43) Date of publication of application: **17 . 01 . 91**

(51) Int. Cl

G02F 1/133
G02F 1/133
G09G 3/36

(21) Application number: **01144844**(71) Applicant: **SEIKO EPSON CORP**(22) Date of filing: **07 . 06 . 89**(72) Inventor: **MOMOSE YOICHI**(54) **METHOD FOR DRIVING LIQUID CRYSTAL DEVICE**

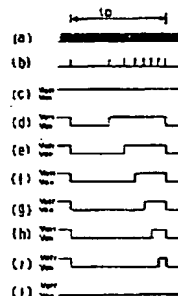
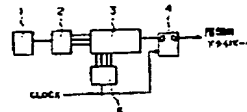
easy-to-see gradational display can be obtained irrelevantly to the temperature.

(57) Abstract:

COPYRIGHT: (C)1991,JPO&Japio

PURPOSE: To obtain an easy-to-see gradational display at all times irrelevantly to temperature by varying the ratio of the time of the application of a selective voltage to signal electrodes and the time of the application of a nonselect voltage at respectively gradation levels with the temperature.

CONSTITUTION: The ratio of the time of the application of the selective voltage to the signal electrodes and the time of the application of the nonselective voltage at the respective gradation levels is varied with the temperature. For example, the output of a temperature sensor 1 is inputted to a ROM 3 through and A/D converter 2 and a clock signal is inputted to and converted by a counter 5 to a waveform (a) obtained by dividing one selection cycle by 64, and then sent to the ROM 3. The ROM 3 generates a signal waveform (b) which determines gradation pulse width with the signal sent from the counter 5 and the signal sent from the A/D converter 2. The waveform outputted by the ROM 3 is sent to a driver for gradations through a flip-flop circuit 4 and this driver outputs voltage waveforms (c) - (h) to be applied to the signal electrodes according to the gradation levels of picture elements. Consequently, the



THIS PAGE BLANK (USPTO)

Japanese Publication for Unexamined Patent Application
No. 10217/1991 (Tokukaihei 3-10217)

A. Relevance of the Above-identified Document

This document has relevance to claims 28 through 37 of the present application.

B. Translation of the Relevant Passages of the Document

[CLAIMS]

[CLAIM 1]

A manufacturing method of a liquid crystal device, ..., wherein a ratio of a time period of an applied select voltage to signal electrodes to a time period of an applied non-select voltage in each tone level is changed by temperature.

THIS PAGE BLANK (USPTO)

⑨ 日本国特許庁(JP)

⑩ 特許出願公開

⑪ 公開特許公報(A) 平3-10217

⑫ Int. Cl.³

識別記号

庁内整理番号

⑬ 公開 平成3年(1991)1月17日

G 02 F 1/133

5 8 0

7709-2H

G 09 G 3/36

5 7 5

7709-2H

8621-5C

審査請求 未請求 請求項の数 1 (全6頁)

⑭ 発明の名称 液晶装置の駆動方法

⑮ 特 願 平1-144844

⑯ 出 願 平1(1989)6月7日

⑰ 発 明 者 百 瀬 洋 一 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式
会社内

⑱ 出 願 人 セイコーエプソン株式 東京都新宿区西新宿2丁目4番1号
会社

⑲ 代 理 人 弁理士 鈴木 喜三郎 外1名

明 細 書

をすることを特徴とする液晶装置の駆動方法。

1. 発明の名称

液晶装置の駆動方法

2. 特許請求の範囲

電圧電極を有する基板と信号電極を有する基板
間に液晶層を挟持し、かつ、駆動電圧と信号電
極の重なる部分に表示画素を形成する液晶装置の
駆動方法を付す際に、該液晶装置には順次駆動電
圧を印加し、また該信号電極と前記駆動電圧の交
点に存在する表示画素で該信号電極に印加される
信号電圧波形と該駆動電圧に印加される駆動電圧
波形の合成波形の電圧が該表示画素の閾値レ
ベルに応じた有効電圧となるように該信号電極に
印加される信号電圧波形の電位を駆動電圧が印加
されている間に選択電圧と非選択電圧間で変化さ
せる液晶装置の駆動方法において、各画素レベル
での信号電極に選択電圧が印加される時間と非選
択電圧が印加される時間の比を画素によって変化

3. 発明の具体的な説明

(液晶上の利用分野)

本発明は液晶装置の駆動方法に関する。

(従来の技術)

従来の液晶装置の駆動方法を第4図(a)～
(h)に示す。第4図(h)中X1、X2、X
3、X4はそれぞれ信号電極、Y1、Y2、Y3
はそれぞれ信号電極、駆動電極と信号電極の交点
にある円は表示画素で、円の中の数字は階調のレ
ベルを示し、数字が大きいほど表示画素に印加さ
れる電圧波形の振幅値が高いことを示し4画素表
示を行っている。第4図(d)～(g)のVX1、
VX2、VX3、VX4はそれぞれ信号電極
に印加される電圧波形、第4図(e)～(g)の
VY1、VY2、VY3はそれぞれ駆動電圧に印
加される電圧波形で、V0は基準電圧を示してい
る。

駆動電圧Y1が選択されるときは、駆動電圧Y

1には定電圧 $V_0 + V_Y$ が印加され、Y2、Y3は V_0 のままである。定電圧 V_1 上の画面のうち信号電極X1との交点にある画素は階調レベルが1であり、信号電極には $V_0 + V_X$ が印加される。信号電極X2との交点にある画素は階調レベルが2であり、21の期間では $V_0 + V_X$ が、その後、この期間では $V_0 - V_X$ が印加される。信号電極X3との交点にある画素は階調レベルが3であり、この期間では $V_0 + V_X$ が、その後、21の期間では $V_0 - V_X$ が印加される。信号電極X4との交点にある画素は階調レベルが4であり、信号電極には $V_0 - V_X$ が印加される。各画素には定電圧 V_0 の電圧と信号電極の電圧との和が印加されるので、X1とY1の交点には $V_Y + V_X$ が、X2とY1の交点には21の期間では $V_Y - V_X$ が、その後、この期間では $V_Y + V_X$ が、X3とY1の交点にはこの期間では $V_Y - V_X$ が、その後、21の期間では $V_Y + V_X$ が、X4とY1の交点には $V_Y + V_X$ が印加される。また、このときY2、Y3の電圧は V_0 であるので、Y2、Y

3上の画素には V_X もしくは $-V_X$ が印加される。

次の選択期間では、Y2が選択され上記の操作をY2について行い、以下、各定電圧について同様の操作を順次行う。

すなわち、選択期間では階調レベル1の画素には $V_Y - V_X$ が、階調レベル2の画素には21の期間では $V_Y - V_X$ が、その後、この期間では $V_Y + V_X$ が、階調レベル3の画素にはこの期間では $V_Y - V_X$ が、その後、21の期間では $V_Y + V_X$ が、階調レベル4の画素には $V_Y + V_X$ が印加され、非選択期間では $-V_X$ もしくは V_X が印加されるため、階調レベルによって画素に印加される電圧波の振幅値に差が現れて階調表示が行われる。

この様に、階調レベルと選択期間における信号電極に選択電圧が印加されている時間の関係は階調レベル1では0、階調レベル2では1、階調レベル3では2と、階調レベル4では3とというように階調レベル4までの信号電極に選択電圧

が印加されている時間（以後階調パルス幅という）の値は等間隔であるのが一般的であるが、階調表示を見易くするために階調の刻みを等間隔ではなくし、階調レベルと選択期間における信号電極に選択電圧が印加されている時間の関係を図1に階調レベル1では0、階調レベル2では1、2と、階調レベル3では1、8と、階調レベル4では3ととするような方法も提案されている。

【発明が解決しようとする課題】

しかし、前述の従来技術では、階調表示を見易くするために階調パルス幅の値を等間隔ではなくしても、例えば、濃淡や変化すると波長の急激な変化が生じる等の理由によって階調表示が見にくくなってしまいう問題点を有する。

そこで本発明はこの様な問題点を解決するもので、その目的とするところは、上記の理由による階調表示の見易さの低下を防止し、濃淡によらず見出し階調表示を提供するところにある。

【課題を解決するための手段】

本発明の階調表示の原形方法は、定電圧 V_0 を付

する基板と信号電極を有する基板間に液晶層を挟持し、かつ、定電圧 V_0 と信号電極の重なる部分に表示画素を形成する液晶装置の階調表示を行う際に、定電圧 V_0 には順次定電圧を加し、また信号電極と定電圧 V_0 の交点に存在する表示画素で信号電極に印加される信号電圧波形と定電圧 V_0 に印加される電圧電圧波形の合成波形の振幅電圧が表示画素の階調レベルに応じた振幅電圧となるように信号電極に印加される信号電圧波形の電圧を定電圧 V_0 が印加されている間に選択電圧と非選択電圧間で変化する液晶装置の駆動方法において、各階調レベルでの信号電極に選択電圧が印加される時間と非選択電圧が印加される時間の比を濃淡によって変化することを特徴とする。

【作 用】

一般に階調表示が見易い条件は、n階調表示の場合、階調レベルnでの液晶装置の透過率を $T(n)$ とすると $T(n) - T(n-1) = T(n-1) - T(n-2) = \dots = T(2) - T(1)$ となるとしてある。従って、濃度が

止してもこの条件を満たすように階調パルス幅の値が変化するように駆動方法を引れば常に見出し階調表示が得られる。

【発 明】

以下本発明の要旨を明と共に説明する。

実施例 1

第1図(a)～(c)は本実施例で用いた階調信号の印加電圧の変動値と過渡率の関係を示す図であり、第1図(a)は40℃でのとき、第1図(b)は20℃でのとき、第1図(c)は0℃でのときである。この階調信号をハイアス比13.1/200 duty、1選択期間70μsecで駆動したところ、20℃でコントラスト比が最大となる変動電圧は $V_{on}=2.200\text{v}$ 、 $V_{off}=2.052\text{v}$ であった。また、このとき階調表示が見出し条件を満たす各階調レベルでの変動電圧値は8階調表示の場合、

$$\begin{aligned} V(8) &= 2.200\text{v} (=V_{on}) \\ V(7) &= 2.199\text{v} \\ V(6) &= 2.178\text{v} \end{aligned}$$

7

$$\begin{aligned} V(8) &= 2.080\text{v} (=V_{on}) \\ V(7) &= 2.068\text{v} \\ V(6) &= 2.055\text{v} \\ V(5) &= 2.041\text{v} \\ V(4) &= 2.027\text{v} \\ V(3) &= 2.012\text{v} \\ V(2) &= 1.991\text{v} \\ V(1) &= 1.940\text{v} (=V_{off}) \end{aligned}$$

であった。

ここで、 $\Delta V(n) = (V(n) - V(1)) / (V(8) - V(1))$ とすると、各温度での $\Delta V(7)$ から $\Delta V(1)$ の関係は、0℃では

$$\begin{aligned} \Delta V(7) &= 94.2\% \\ \Delta V(6) &= 88.4\% \\ \Delta V(5) &= 83.9\% \\ \Delta V(4) &= 72.9\% \\ \Delta V(3) &= 61.9\% \\ \Delta V(2) &= 46.2\% \end{aligned}$$

20℃では、

$$\Delta V(7) = 92.6\%$$

8

$$\begin{aligned} V(5) &= 2.167\text{v} \\ V(4) &= 2.153\text{v} \\ V(3) &= 2.137\text{v} \\ V(2) &= 2.114\text{v} \\ V(1) &= 2.052\text{v} (=V_{off}) \end{aligned}$$

であった。

また、0℃でコントラスト比が最大となるときの階調表示が見出し各階調レベルの変動電圧値は、

$$\begin{aligned} V(8) &= 2.300\text{v} (=V_{on}) \\ V(7) &= 2.291\text{v} \\ V(6) &= 2.282\text{v} \\ V(5) &= 2.272\text{v} \\ V(4) &= 2.258\text{v} \\ V(3) &= 2.241\text{v} \\ V(2) &= 2.215\text{v} \\ V(1) &= 2.145\text{v} (=V_{off}) \end{aligned}$$

40℃でコントラスト比が最大となるときの階調表示が見出し各階調レベルの変動電圧値は、

9

$$\begin{aligned} \Delta V(6) &= 85.1\% \\ \Delta V(5) &= 77.7\% \\ \Delta V(4) &= 68.2\% \\ \Delta V(3) &= 57.4\% \\ \Delta V(2) &= 41.9\% \end{aligned}$$

40℃では、

$$\begin{aligned} \Delta V(7) &= 91.4\% \\ \Delta V(6) &= 82.1\% \\ \Delta V(5) &= 72.1\% \\ \Delta V(4) &= 52.1\% \\ \Delta V(3) &= 51.4\% \\ \Delta V(2) &= 38.4\% \end{aligned}$$

ここで、各温度とも $\Delta V(1) = 0\%$ 、 $\Delta V(8) = 100\%$ である。

この値をもとに、温度を10℃刻みとし1選択期間を64分割して階調パルス幅を決定した。各階調レベルでの階調パルス幅(階調レベルnでの階調パルス幅を $\tau(n)$ と書く)は1選択期間を64ととしたとき、5℃未満では

$$\tau(7) = 60\text{t}$$

t(6) = 59t
t(5) = 52t
t(4) = 46t
t(3) = 39t
t(2) = 28t

5t以上15t未満では、

t(7) = 60t
t(6) = 56t
t(5) = 51t
t(4) = 45t
t(3) = 38t
t(2) = 27t

15t以上25t未満では、

t(7) = 59t
t(6) = 54t
t(5) = 49t
t(4) = 43t
t(3) = 36t
t(2) = 26t

25t以上35t以下では、

t(7) = 59t
t(6) = 54t
t(5) = 48t
t(4) = 42t
t(3) = 35t
t(2) = 25t

35t以上では、

t(7) = 58t
t(6) = 52t
t(5) = 46t
t(4) = 40t
t(3) = 33t
t(2) = 23t

とした。

ここで、各温度とも t(8) = 64t、t(1) = 0t である。

第2図は本発明例を実現するための回路の概略図。第3図(a)~(j)はクロック信号と階調パルス幅を決定する波形及び信号電圧波形を示す図である。

11

第2図中、1は温度センサーでありこの出力はA/D変換器2を経てROM3に入力される。一方、クロック信号は第2図中のカウンタ5に入力され第3図(a)に示される1階調期間を64分抽した波形に変換されROM3に送られる。ROM3ではカウンタから送られてきた信号とA/D変換器から送られてきた信号より階調パルス幅を決定する信号波形(第3図中(b))を作る。この波形は階調期間の始めと各階調レベルでの信号電圧が選択電圧から非選択電圧に変わるときに立ち上がりを持つパルス波形である。ROM3より出力された波形はフリップフロップ回路4を経て階調用ドライバICに送られる。階調用ドライバICでは図示の階調レベルに応じ信号電圧に印加される電圧波形を出力する。第3図中(c)は階調レベル1、(d)は階調レベル2、(e)は階調レベル3、(f)は階調レベル4、(g)は階調レベル5、(h)は階調レベル6、(i)は階調レベル7、(j)は階調レベル8のときの信号電圧に印加される電圧波形を示す。階調レベル

12

2から7において信号電圧に印加される電圧波形が選択電圧から非選択電圧に変わるタイミングは、階調パルス幅を決定する信号波形(第3図(b))のパルスの立ち上がりと同時にである。

従来の階調方法では、20℃で階調表示が最も良くなるように階調のパルス幅を決定しても温度が変化すると第1図に示されるように実効電圧と透過率の関係が変化するため例えば0℃のときは階調レベル6以上が見分けにくくなり、また40℃のときは階調レベル3以下が見分けにくかった。しかし、本発明例では、温度に応じて階調のパルス幅を決定することにより、温度が変化しても常に見易い階調表示が得られた。

実施例2

上記実施例1では、8階調表示を行っていたが本発明の効果は3~64階調の場合も同様の効果を有することが認められている。また、階調レベルが64を超えるときも同様の効果を有することは言うまでもなく明らかである。

温度の別みも、上記実施例1では10℃として

13

14

特開平 3-10217(5)

いるがこれは使用する物品の温度特性を考慮し、例えば、特性の温度依存性の大きな物品を用いる場合は利みを小さくし、温度依存性の小さな物品を用いた場合は大きくすることも可能である。

【発明の効果】

以上述べたように本発明は、各階調レベルでの感測電圧に感測電圧が印加される時間と基準電圧が印加される時間の比を温度によって変化させることにより、温度によらず常に正しい階調結果が得られるという効果を得る。

4. 図面の簡単な説明

第1図(a)～(c)は本発明の一実施例で用いた物品の感測電圧の感測値と温度との関係を示す図。

第2図は本発明の一実施例を説明するための図の略図。

第3図(a)～(c)はクロック信号と階調パルス幅を決定する信号及び感測電圧に印加される電圧波形を示す図である。

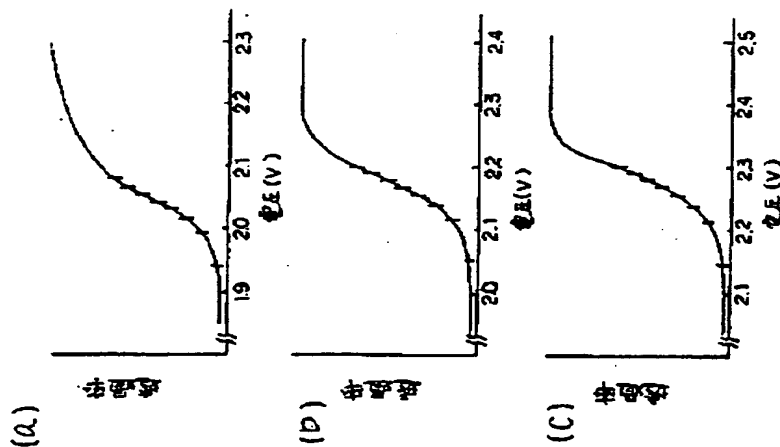
第4図(a)～(h)は従来の物品感測の動作方針を示す図。

- 1・・・温度センサー
- 2・・・A/D変換器
- 3・・・ROM
- 4・・・フリップフロップ
- 5・・・カウンタ

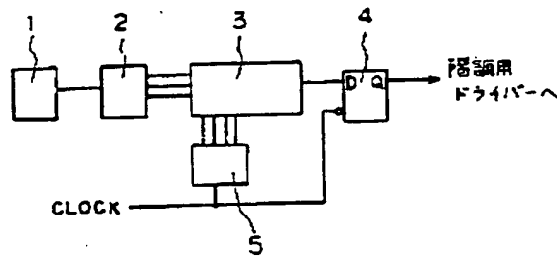
以上

出願人 セイコーエプソン株式会社

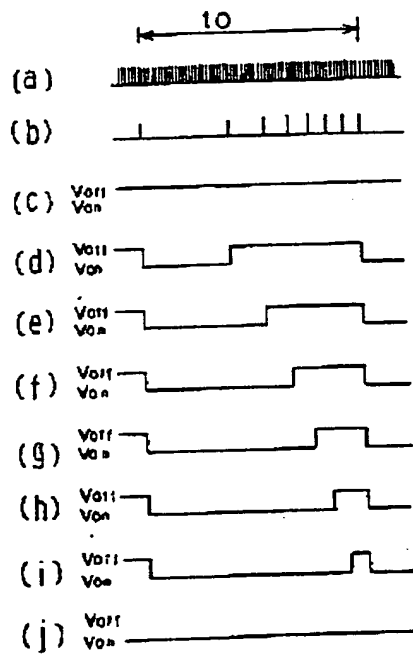
代理人 弁護士 鈴木 啓三郎(他1名)



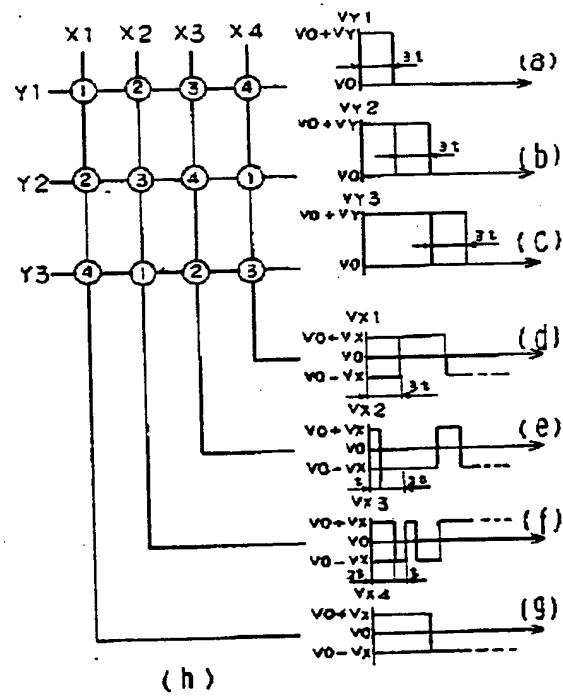
第1図



第 2 図



第 3 図



第 4 図